This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problems Mailbox.



PATENT ABSTRACTS OF JAPAN

(11) Publication number: 09023127 A

(43) Date of publication of application: 21 . 01 . 97

(51) Int. CI

H03G 5/16

G10L 3/00

H03G 5/02

H03H 17/00

H03H 17/00

H03M 1/00

H03M 1/08

(21) Application number: 07173545

(22) Date of filing: 10 . 07 . 95

(71) Applicant:

FUJITSU TEN LTD

(72) Inventor:

HIRANO TOSHIHIRO

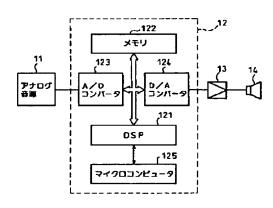
(54) HIGH FREQUENCY COMPENSATING DEVICE FOR AUDIBLE SOUND SIGNAL AND ITS **METHOD**

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a high frequency compensating device and its method capable of virtually compensating the high frequency of a sound signal of which frequency band is limited.

SOLUTION: An analog sound outputted from an analog sound source 11 of which upper limit frequency is limited to 8kHz is sampled by an A/D converter 123 in a processing part at 16kHz corresponding to twice the upper limit frequency and the sampled signal is fetched as a digital signal. So-called zero order interpolation is applied to the center of the digital signal to obtain a 32kHz digital signal and low pass filtering processing for the 32kHz digital signal is executed. After applying envelope processing to a prescribed characteristic, the digital signal is restored to an analog sound at 32kHz through a D/A converter 124 and the analog sound is outputted from a speaker 14 through an amplifier 13. Consequently virtual high frequency compensation for a sound signal of which frequency band is limited can be attained by the processing.

COPYRIGHT: (C)1997,JPO



(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平9-23127

(43)公開日 平成9年(1997)1月21日

(51) Int.Cl. ⁶		設別記号	庁内整理番号	FΙ				技術表示箇所
H03G	5/16			H03G	5/16		Α	
G10L	3/00			G10L	3/00		Z	
H 0 3 G	5/02			H03G	5/02		С	
H03H	17/00	601	8842-5 J	H03H	17/00		601G	
		6 2 1	8842-5 J				621K	
			審査請求	未請求請求	表項の数 2	OL	(全 4 頁)	最終頁に続く

(21)出願番号

特願平7-173545

(22)出願日

平成7年(1995)7月10日

(71)出願人 000237592

富士通テン株式会社

兵庫県神戸市兵庫区御所通1丁目2番28号

(72)発明者 平野 敏弘

兵庫県神戸市兵庫区御所通1丁目2番28号

富士通テン株式会社内

(74)代理人 弁理士 石田 敬 (外3名)

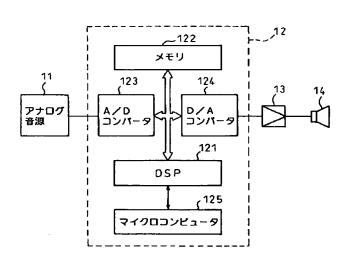
(54) 【発明の名称】 可聴音声信号の高域補債装置および方法

(57) 【要約】

【課題】 周波数帯域が制限された音声信号に対して仮想的に高域補償を行うことの可能な高域補償装置および 方法を提供する。

【解決手段】 上限周波数が8KHzに制限されたアナログ音源11から出力されるアナログ音声は、処理部12にA/Dコンパータ123において上限周波数の倍の16KHzでサンプリングしてディジタル信号として取り込む。ディジタル信号の中央にいわゆる零次補間して32KHzのディジタル信号として、ローパスフィルタリング処理を行う。所定の特性にエンベロープ処理を行なった後D/Aコンバータ124において32KHzでアナログ音声に復元して、アンプ13を介してスピーカ14から出力する。この処理により周波数帯域が制限された音声信号に対して仮想的に高域補償を行うことが可能となる。

実施例の構成図



【特許請求の範囲】

1 3

「【請求項1】 所定の上限周波数で帯域の制限されたアナログ信号を所定の上限周波数の2以上の整数倍の周波数であるサンプリング周波数でサンプリングしてディジタル信号に変換するサンプリング手段と、

前記サンプリング手段から出力されるディジタル信号間をサンプリング周波数の2以上の整数倍の周波数である補間周波数で補間して補間ディジタル信号を出力する補間手段と、

前記補間手段から出力される補間ディジタル信号のサンプリング周波数以上の周波数帯域成分を除去して低域ディジタル信号を出力する除去手段と、

前記除去手段から出力される低域ディジタル信号のエンベロープを所定のエンベロープに成形して成形ディジタル信号を出力するイコライザ手段と、

前記イコライザ手段から出力される成形ディジタル信号 を補間周波数でアナログ信号に復元する復元手段と、を 具備する可聴音声信号の高域補償装置。

【請求項2】 所定の上限周波数で帯域の制限されたアナログ信号を所定の上限周波数の2以上の整数倍の周波数であるサンプリング周波数でサンプリングしてディジタル信号に変換するサンプリング段階と、

前記サンプリング段階で生成されたディジタル信号間を サンプリング周波数の2以上の整数倍の周波数である補 間周波数で補間して補間ディジタル信号を出力する補間 段階と、

前記補間段階で生成された補間ディジタル信号のサンプ リング周波数以上の周波数帯域成分を除去して低域ディ ジタル信号を出力する除去段階と、

前記除去段階で生成された低域ディジタル信号のエンベロープを所定のエンベロープに成形して成形ディジタル信号を出力するイコライザ段階と、

前記イコライザ段階で生成された成形ディジタル信号を 補間周波数でアナログ信号に復元する復元段階と、から なる可聴音声信号の高域補償方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は可聴音声信号の高域 補償装置および装置に係わり、特に周波数帯域が制限された可聴音声信号に対して仮想的な高域補償を行う高域 補償装置および方法に関する。

[0002]

【従来の技術】CD等で使用されているディジタル音声 処理によれば、音声信号の録音、複製および再生に際し て音質の劣化が生じないため現在広く使用されている。 【0003】

【発明が解決しようとする課題】しかしディジタル音声 処理においては周波数を所定の帯域に制限されるため、 帯域外の高域可聴音声は除去されてしまう。このため再 生時に高域の不足感が生じることは避けることができな い。本発明は上記課題に鑑みなされたものであって、周 被数帯域が制限された可聴音声信号に対して仮想的に高 域補償を行うことの可能な高域補償装置および方法を提 供することを目的とする。

[0004]

【課題を解決するための手段】請求項1にかかる可聴音 声信号の高域補償装置は、所定の上限周波数で帯域の制 限されたアナログ信号を所定の上限周波数の2以上の整 数倍の周波数であるサンプリング周波数でサンプリング してディジタル信号に変換するサンプリング手段と、サ ンプリング手段から出力されるディジタル信号間をサン プリング周波数の2以上の整数倍の周波数である補間周 波数で補間して補間ディジタル信号を出力する補間手段 と、補間手段から出力される補間ディジタル信号のサン プリング周波数以上の周波数帯域成分を除去して低域デ ィジタル信号を出力する除去手段と、除去手段から出力 される低域ディジタル信号のエンベロープを所定のエン ベロープに成形して成形ディジタル信号を出力するイコ ライザ手段と、イコライザ手段から出力される成形ディ ジタル信号を補間周波数でアナログ信号に復元する復元 手段と、を具備する。

【0005】請求項2にかかる可聴音声信号の高域補償方法は、所定の上限周波数で帯域の制限されたアナログ信号を所定の上限周波数の2以上の整数倍の周波数であるサンプリング周波数でサンプリングしてディジタル信号に変換するサンプリング段階と、サンプリング段階で生成されたディジタル信号間をサンプリング周波数の2以上の整数倍の周波数である補間周波数で補間して生成された補間ディジタル信号のサンプリング周波数以上の周波数帯域成分を除去して低域ディジタル信号を出力する除去段階と、除去段階で生成された低域ディジタル信号のエンベロープを所定のエンベロープに成形して成形ディジタル信号を出力するイコライザ段階で生成された成形ディジタル信号を補間周波数でアナログ信号に復元する復元段階と、からなる。

[0006]

【発明の実施の形態】図1は本発明の実施例の構成図であって、アナログ音源(例えばカセットテープレコーダ)11から出力されるアナログ音声信号は処理部12に入力され、仮想的高域補償が行われる。処理部12はDSP(ディジタル・シグナル・プロセッサ)121を中心に構成され、メモリ122、A/Dコンバータ123、D/Aコンバータ124および制御用マイクロコンピュータ125から構成される。

【0007】処理部12で高域補償が行われ、アナログ信号に復元された後、アンプ13で増幅されてスピーカ14から音声として出力される。図2は処理部12で実行される処理ルーチンのフローチャートであって、所定のタイミング毎に割り込み処理として実行される。また

図3は各段階における処理波形の周波数スペクトル図で あって、横軸は周波数を、縦軸はパワーを表す。

1 5

【0008】図3(イ)はアナログ音源11から出力されるアナログ音声信号の周波数スペクトル図であって、 ・ 周波数帯域の上限は8KHzに制限されているものとする。ステップ21においてアナログ音声信号を上限周波 、数8KHzの倍の周波数である16KHzでサンプリングして、処理部12に取り込む。図3(ロ)は16KHzでサンプリングした後の音声信号のアナログ音声信号の周波数スペクトル図であって、8KHzの原周波数帯域に加えて折り返し成分が発生する。

【0009】ステップ22において、16KHzでサンプリングされた信号の中央に零信号を追加するいわゆる零次補間を行う。次にステップ23において16KHzを遮断周波数とする高周波除去処理を行い、16KHz以上の折り返し成分を除去する。図4は零次補間の説明図であって、横軸に時刻を、縦軸に振幅をとる。

【0010】即ち図4(イ)は16 KHz の信号であって、 62.5μ 砂ごとに信号が存在する。図4(ロ)は 零次補間後の信号であって、 62.5μ 砂ごとに信号の間に零信号が挿入されて、見かけ上32 KHz のサンプリング信号となる。図4(ハ)は高周波除除去処理後の信号であって、時間領域の波形を滑らかにする処理が行われる。

【0011】さらにステップ24において所定の音質とするために周波数を予め定められたエンベロープに成形するイコライジング処理を行い、ステップ25において

32KHzでD/A変換を行い高域補償のされたアナログ音声信号を出力してこの処理を終了する。なお上記実施形態においては、アナログ音声信号を上限周波数の2倍の周波数でA/D変換することとしているが、3倍以上の周波数でA/D変換してもよい。

【0012】またローパスフィルタリング処理の遮断周波数を上限周波数の2倍の周波数としているが、3倍以上の周波数を遮断周波数とすることができる。さらに補間周波数およびD/A変換の周波数を上限周波数の4倍の周波数としているが、A/D変換の周波数の2倍以上の周波数とすることも可能である。

[0013]

【図面の簡単な説明】

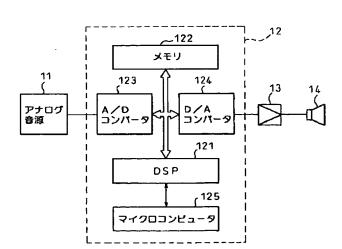
- 【図1】実施例の構成図である。
- 【図2】処理ルーチンのフローチャートである。
- 【図3】処理波形の周波数スペクトル図である。
- 【図4】零次補間の説明図である。

【符号の説明】

- 11…アナログ音源
- 12…処理部
- 13…アンプ
- 14…スピーカ

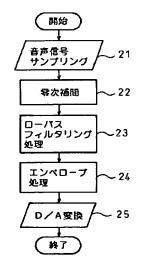
【図1】

実施例の構成図



【図2】

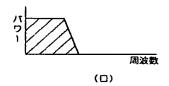
処理ルーチンのフローチャート

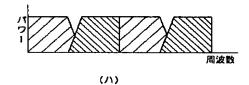


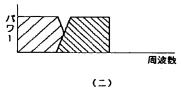
【図3】

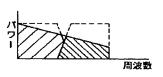
処理波形の周波数スペクトル図

(1)



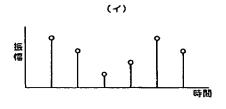


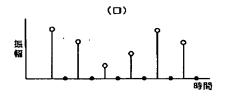


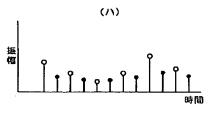


【図4】

等次補間の説明図







フロントページの続き

(51) Int. Cl. 6

H 0 3 M 1/00

1/08

識別記号

庁内整理番号

FΙ

H 0 3 M 1/00

1/08

技術表示箇所